

平成27年7月13日

公募の通知

基板データフォーマット調査公募要領

[1] 公募期間（期間厳守）

平成27年7月14日～平成27年7月27日（※最終日は17時まで）

[2] 開発内容

FUJIKO フォーマットを部品内蔵基板用データフォーマットとして国際標準規格として提案する際の問題点を抽出するため、データフォーマット調査（ベンチマークテスト）を行う。

（1）公募の概要

業界での標準フォーマットの最新版を調査し、FUJIKO フォーマットとの詳細比較を行い、優位な点、不利な点を明らかにする比較表を作成する事。

（2）具体的内容

ベンチマークテストは以下の2つを含むこと。

- ・ ODB++ (ODB++ Solutions Alliance 米国)
- ・ IPC2581 (IPC 米国)

調査結果レポートには詳細な比較表を含むこと。

[3] 公募提出物等

(1) 提出物：① 会社概要、② 見積書、③ 調査内容に対する企画書

①、②、は紙での提出。③は、CD-R 又は DVD-R でのデータ提出。
様式はいずれも任意。ただし企画書には、具体的な比較項目を記載すること。

(2) 提出先：福岡大学半導体実装研究所

[4] 審査

審査委員会において審査の上、決定。

[5] 審査結果決定、発注先通知

平成27年7月31日

[6] 調査期間

平成27年8月1日～平成27年9月30日

[7] 納入締切・納入先

平成27年10月1日

納入先：福岡大学半導体実装研究所（福岡県糸島市東1963-4）

納品物：調査結果報告書

[8] 検証（予定）

平成27年10月2日～平成27年10月10日

[9] 検収（予定）

平成27年10月11日

[10] 本件に関する問合せ先、見積等資料提出先、

福岡大学半導体実装研究所 加藤義尚宛

〒819-1122 福岡県糸島市東1963-4 三次元半導体研究センター内

TEL:092-332-9144 E-Mail:ykatoh@fukuoka-u.ac.jp

以上